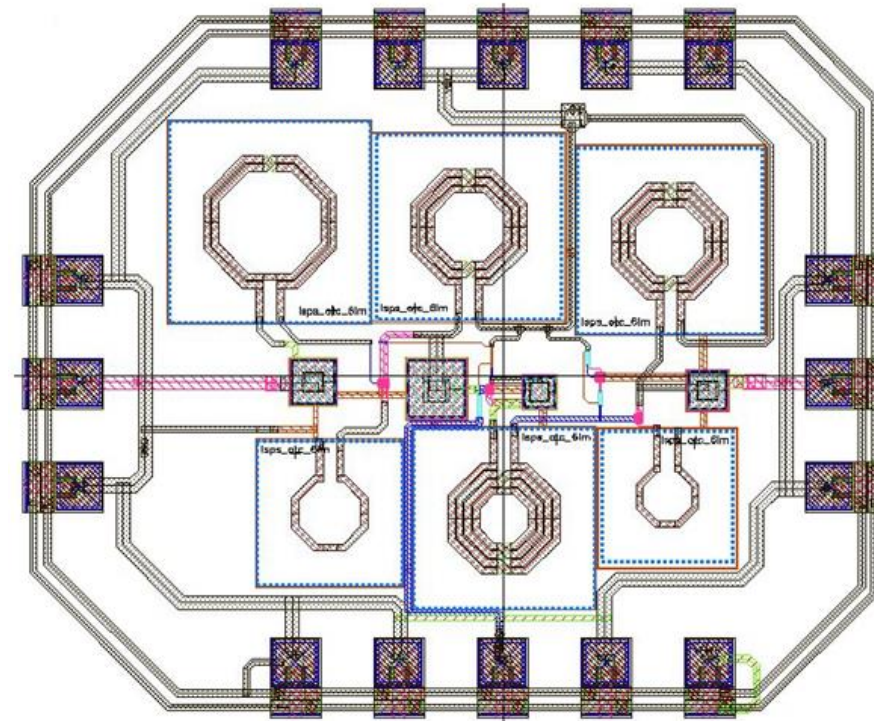


INNOVATIVENESS OF THE INVENTION

Key Features	Current reused	Interstage wideband impedance transformer	Distributed amplifier	This work
CMOS technology (0.18	0.18	0.18	0.18
Frequency (GHz)	3.1-5.0	6.0-10	3.0-10	3.1-7
Vdd (V)	1.8	1.5	2.0	1.2
OP _{1dB} (dBm)	-3.4	5.0	5.6	0.5
Gain	15.2	8.5	10.4	11.49
S ₁₁	<-5	<-7	<-10	<11.1
S ₂₂	<-6	<-7	<-10	<10.5
GD	N/A	N/A	±250	±24.75
Area (mm ²)	1.65	1.08	1.76	1

TECHNOLOGY READINESS LEVEL: Technology Development



Potential of Commercialization



Pusat Usahasama Kecemerlangan
Rekabentuk MikroElektronik
Collaborative MicroElectronic Design
Excellence Centre

Consultation



Tarikh : 25 APRIL 2014



Dr. Rohana Sapawi
Jabatan Kejuruteraan Elektronik
Fakulti Kejuruteraan
Universiti Malaysia Sarawak
94300 Kota Samarahan
Sarawak

CEDEC, Engineering Campus
Universiti Sains Malaysia
14300, Nibong Tebal, Penang, Malaysia
Telephone 604 593 0801
Telephone 604 599 5800 (Direct)
Facsimile 604 593 0920
othman@cedec.usm.my
www.cedec.usm.my

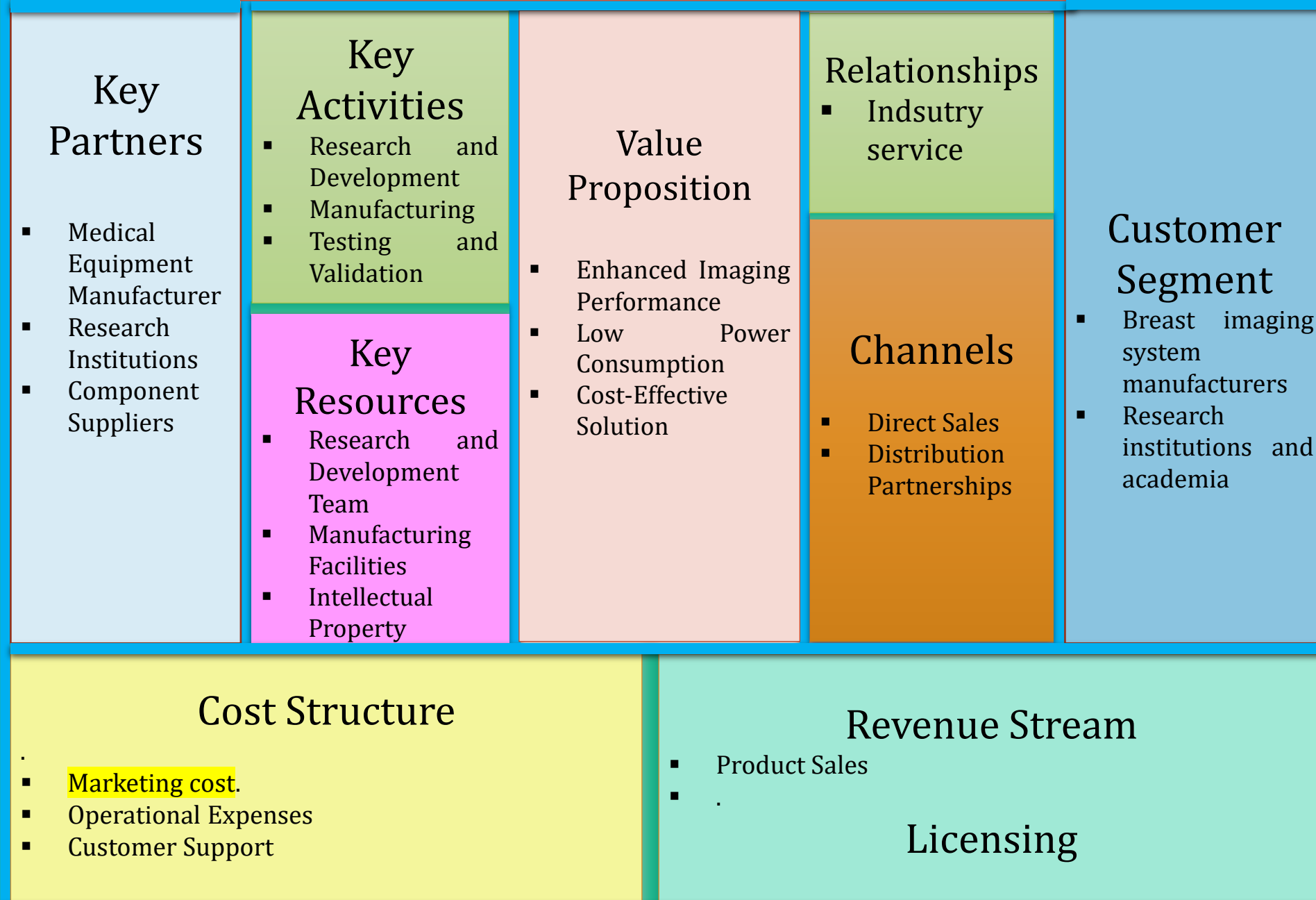
Tuan/Puan,

PELANTIKAN SEBAGAI FELO PUSAT USAHASAMA KECEMERLANGAN REKABENTUK MIKROELEKTRONIK, UNIVERSITI SAINS MALAYSIA

Perkara di atas adalah dirujuk.

2. Saya dengan segala hormatnya ingin melantik tuan/puan sebagai Felo Pusat Usahasama Kecemerlangan Rekabentuk MikroElektronik (Collaborative MicroElectronic Design Excellence Centre – CEDEC), Universiti Sains Malaysia.
3. SILA AMBIL MAKLUM bahawa pelantikan tuan/puan sebagai felo di CEDEC adalah tertakluk kepada terma dan syarat khusus dan am Universiti seperti berikut:

BUSINESS MODEL FOR LOW GROUP DELAY CMOS PA BIS



Thank You